

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problems Mailbox.**

THIS PAGE BLANK (USPTO)

EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER : 11017048
PUBLICATION DATE : 22-01-99

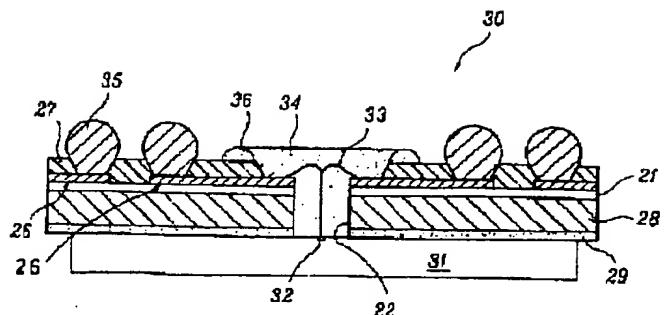
APPLICATION DATE : 16-12-97
APPLICATION NUMBER : 09346344

APPLICANT : SAMSUNG ELECTRON CO LTD;

INVENTOR : CHOI WAN GYUN;

INT.CL. : H01L 23/12

TITLE : SEMICONDUCTOR CHIP PACKAGE



ABSTRACT : PROBLEM TO BE SOLVED: To provide a semiconductor chip package having nearly the same size as that of a semiconductor chip.

SOLUTION: To package a center pad type semiconductor chip 31, an opening 22 is formed at a central part, and the chip 31 is adhered to the lower face. Accordingly, input/output pads 32 of the chip 31, electrically coupled with a circuit wiring on a flexible circuit board top face through the openings 22, and hence the size of the package 60 can be reduced to the same size as that of the chip 31. The chip 31 is electrically coupled with a flexible circuit board through metal wires 33, this board is electrically coupled with an outer circuit board through outer connection terminals 35, the pads 32, bonding pads and wires 33 are sealed with a liq. seal resin 34 having specified viscosity and dams 66 formed at the peripheries of the openings 22 block the resin 34 from overflowing.

COPYRIGHT: (C)1999,JPO

THIS PAGE BLANK (USPTO)

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-17048

(43)公開日 平成11年(1999)1月22日

(51)Int.Cl.⁶

識別記号

H01L 23/12

F I

H01L 23/12

L

審査請求 未請求 請求項の数17 OL (全 7 頁)

(21)出願番号 特願平9-346344

(22)出願日 平成9年(1997)12月16日

(31)優先権主張番号 1997 P 25371

(32)優先日 1997年6月18日

(33)優先権主張国 韓国(KR)

(71)出願人 390019839

三星電子株式会社

大韓民国京畿道水原市八達区梅灘洞416

(72)発明者 李 摂鎭

大韓民国ソウル江南区三星洞114-41番地

(72)発明者 崔 完均

大韓民国京畿道城南市分離区分麻洞頭産ビ
ラ209洞206号

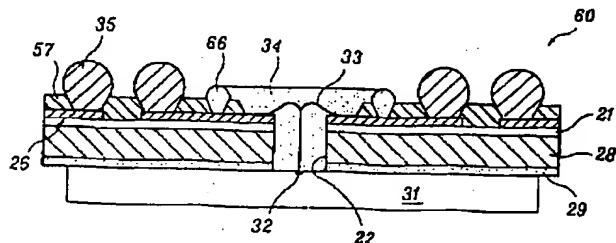
(74)代理人 弁理士 服部 雅紀

(54)【発明の名称】 半導体チップパッケージ

(57)【要約】

【課題】 半導体チップのサイズとほぼ同一のサイズを有する半導体チップパッケージを提供する。

【解決手段】 センタパッド型の半導体チップ31をパッケージングするため、中央部に開口部22が形成され、下部面に半導体チップ31が接着される。従って、半導体チップ31の入出力パッド32は開口部22を通してフレキシブル回路基板上面の回路配線と電気的に連結され、半導体チップパッケージ60のサイズを半導体チップ31と同一のサイズに減少することができる。半導体チップ31とフレキシブル回路基板は金属ワイヤ33により電気的に連結され、フレキシブル回路基板と外部回路基板は外部接続端子34により電気的に連結される。入出力パッド32、ボンディングパッド及び金属ワイヤ33は所定の粘度を有する液状封止樹脂34により封止される。開口部22の外周に形成されたダム66は液状封止樹脂34のオーバーフローを防止することができる。



【特許請求の範囲】

【請求項1】 活性面の中央部に形成された複数の入出力パッドを有する半導体チップと、電気的に絶縁性を有するフレキシブルテープと、中央開口部と、前記フレキシブルテープの上面に形成されたパターン化された金属回路配線層とを有し、前記金属回路配線層は前記フレキシブルテープの上面に形成され、その一端にポンディングパッドが連結され、その他端にランドパッドが連結される複数の回路配線を有し、前記半導体チップの活性面は前記フレキシブルテープの下面に接着され、前記入出力パッドは前記フレキシブルテープの前記開口部を介して外部に露出されるフレキシブル回路基板と、

前記開口部を介して前記半導体チップの前記入出力パッドと前記金属回路配線層の前記ポンディングパッドとを各々電気的に連結する複数の金属ワイヤと、

前記入出力パッド、前記ポンディングパッド及び前記金属ワイヤを保護するためこれらを封止する封止樹脂と、前記ランドパッドに各々機械的且つ電気的に接続される複数の外部接続端子とを備えることを特徴とする半導体チップパッケージ。

【請求項2】 前記フレキシブル回路基板は、前記半導体チップのサイズとほぼ同一のサイズを有することを特徴とする請求項1に記載の半導体チップパッケージ。

【請求項3】 前記金属回路配線層は、電気絶縁層を介在して2つ以上の層よりなる多層回路配線を有することを特徴とする請求項1に記載の半導体チップパッケージ。

【請求項4】 前記フレキシブルテープは、ポリイミドテープよりなることを特徴とする請求項1に記載の半導体チップパッケージ。

【請求項5】 前記封止樹脂は、前記開口部と前記ポンディングパッドに所定の粘度を有する液状樹脂化合物を塗布する方法により提供されることを特徴とする請求項1に記載の半導体チップパッケージ。

【請求項6】 前記塗布方法は、前記開口部と前記ポンディングパッドに前記液状樹脂化合物を噴射するディスペンシング方法を含むことを特徴とする請求項5に記載の半導体チップパッケージ。

【請求項7】 前記開口部の外周に沿って前記フレキシブルテープ上面のポンディングパッドの外側に形成され、前記液状樹脂化合物のオーバーフローを防止するダムをさらに備えることを特徴とする請求項5に記載の半導体チップパッケージ。

【請求項8】 前記ダムは、所定の粘度を有する液状樹脂化合物を塗布する方法により形成されることを特徴とする請求項7に記載の半導体チップパッケージ。

【請求項9】 前記塗布方法は、前記液状樹脂化合物を噴射するディスペンシング方法を含むことを特徴とする請求項8に記載の半導体チップパッケージ。

【請求項10】 前記封止樹脂の上面は、前記外部接続端子の上部より低いことを特徴とする請求項1に記載の半導体チップパッケージ。

【請求項11】 前記フレキシブル回路基板は、前記フレキシブルテープの上面に形成され且つ前記回路配線を保護する保護層をさらに有することを特徴とする請求項1に記載の半導体チップパッケージ。

【請求項12】 前記保護層は、前記ポンディングパッドと前記ランドパッドとの間に形成される溝を有し、前記溝にはダムが形成され、前記ダムは、前記封止樹脂のオーバーフローを防止するため、前記保護層より盛り上がるることを特徴とする請求項11に記載の半導体チップパッケージ。

【請求項13】 前記保護層は、ポリイミド層よりなることを特徴とする請求項11に記載の半導体チップパッケージ。

【請求項14】 前記フレキシブル回路基板は、前記フレキシブルテープの下面に形成される補強材をさらに有することを特徴とする請求項1に記載の半導体チップパッケージ。

【請求項15】 前記補強材は、前記半導体チップパッケージが実装される外部回路基板と同一の熱膨張係数を有する材料よりなることを特徴とする請求項14に記載の半導体チップパッケージ。

【請求項16】 前記フレキシブル回路基板は、前記補強材と前記半導体チップとの間に形成される接着層をさらに有することを特徴とする請求項14に記載の半導体チップパッケージ。

【請求項17】 前記接着層は、シリコン樹脂と低モジュラスを有する非シリコン樹脂からなる群から選ばれる電気絶縁性接着材料よりなることを特徴とする請求項16に記載の半導体チップパッケージ。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、半導体チップパッケージに関し、より詳細には、中央開口部を有するフレキシブル回路基板の下面に半導体チップの活性面を接着し、回路基板の開口部を介して半導体チップの入出力パッドを回路基板上面の金属回路配線層に電気的に連結したチップサイズの半導体チップパッケージに関する。

【0002】

【従来の技術】近年、半導体チップの集積度及び入出力ピン数は増加している反面、半導体チップパッケージのサイズは、小型化が要求されている。このような要求に応ずるために開発された半導体チップパッケージの1つが、ボールグリッドアレー(Ball Grid Array;BGA)パッケージである。ボールグリッドアレーパッケージは、リードフレームを用いた通常のパッケージに比べて外部回路基板に対する実装密度を縮小することができ、電気的特性に優れるというメリットを有する。ボールグリッド

アレーパッケージが通常のプラスチックパッケージと区別される構造的特徴は、プラスチックパッケージでのリードフレームの代わりに回路配線及びソルダボールが形成された印刷回路基板により、半導体チップと外部回路基板間の電気的接続が実現されることである。

【0003】以下、印刷回路基板を用いた一般的なボルグリッドアレーパッケージについて説明する。図1は、従来の半導体チップパッケージの一例である一般的なボルグリッドアレーパッケージ10の構造を示す断面図である。図1を参照すると、印刷回路基板12の上面の中央部に半導体チップ11が接着される。印刷回路基板12の上面に形成された回路配線13は、貫通孔15を介して印刷回路基板12の下面に延設する。上面の回路配線13は、ボンディングワイヤ14により半導体チップ11に電気的に連絡され、下面の回路配線13は、ソルダボール16により図示しない外部回路基板に電気的に連絡される。半導体チップ11とボンディングワイヤ14を含めて、印刷回路基板12の上面の一部は、封止樹脂17で封止される。印刷回路基板12は、通常FR-4、FR-5、BT(bismaleimide triazine)樹脂よりなる。

【0004】ボルグリッドアレーパッケージ10では、印刷回路基板12は、回路配線13が形成されない領域、即ちチップ11が接着される領域を必要とするため、チップ11のサイズよりボルグリッドアレーパッケージ10のサイズが大きい。また、回路配線13の幅及び回路配線13間の間隔が各々70μmに制限される。従って、微細な幅及び間隔を有する回路配線13が要求される場合、印刷回路基板12は、このような要求を満足することが困難である。

【0005】

【発明が解決しようとする課題】従って、本発明の目的は、半導体チップのサイズとほぼ同一のサイズを有する半導体チップパッケージを提供することにある。また、本発明の他の目的は、微細な回路配線を有する回路基板を用いた半導体チップパッケージを提供することにある。

【0006】また、本発明のさらに他の目的は、液状封止樹脂のオーバーフローを防止する半導体チップパッケージを提供することにある。また、本発明のさらに他の目的は、封止樹脂の上面の高さが外部接続端子の上面より低い半導体チップパッケージを提供することにある。また、本発明のさらに他の目的は、半導体チップパッケージと外部回路基板間の熱膨張係数の差異を緩和させた半導体チップパッケージを提供することにある。

【0007】

【課題を解決するための手段】請求項1に係る発明は、活性面の中央部に形成された複数の入出力パッドを有する半導体チップと、電気的に絶縁性を有するフレキシブルテープと、中央開口部と、フレキシブルテープの上面

に形成されたパターン化された金属回路配線層とを有し、金属回路配線層はフレキシブルテープの上面に形成され、その一端にボンディングパッドが連結され、その他端にランドパッドが連結される複数の回路配線を有し、半導体チップの活性面はフレキシブルテープの下面に接着され、入出力パッドはフレキシブルテープの開口部を介して外部に露出されるフレキシブル回路基板と、開口部を介して半導体チップの入出力パッドと金属回路配線層のボンディングパッドとを各々電気的に連絡する複数の金属ワイヤと、入出力パッド、ボンディングパッド及び金属ワイヤを保護するためこれらを封止する封止樹脂と、ランドパッドに各々機械的且つ電気的に接続される複数の外部接続端子とを備える半導体チップパッケージである。

【0008】請求項2に係る発明は、フレキシブル回路基板が半導体チップのサイズとほぼ同一のサイズを有する半導体チップパッケージである。請求項3に係る発明は、金属回路配線層が電気絶縁層を介在して2つ以上の層よりなる多層回路配線を有する半導体チップパッケージである。請求項4に係る発明は、フレキシブルテープがポリイミドテープよりなる半導体チップパッケージである。

【0009】請求項5に係る発明は、封止樹脂が開口部とボンディングパッドに所定の粘度を有する液状樹脂化合物を塗布する方法により提供される半導体チップパッケージである。請求項6に係る発明は、封止樹脂の塗布方法が開口部とボンディングパッドに液状樹脂化合物を噴射するディスペンシング方法を含む半導体チップパッケージである。

【0010】請求項7に係る発明は、開口部の外周に沿ってフレキシブルテープ上面のボンディングパッドの外側に形成され、液状樹脂化合物のオーバーフローを防止するダムをさらに備える半導体チップパッケージである。請求項8に係る発明は、ダムが所定の粘度を有する液状樹脂化合物を塗布する方法により形成される半導体チップパッケージである。

【0011】請求項9に係る発明は、ダムの塗布方法が液状樹脂化合物を噴射するディスペンシング方法を含む半導体チップパッケージである。請求項10に係る発明は、封止樹脂の上面が外部接続端子の上部より低い半導体チップパッケージである。請求項11に係る発明は、フレキシブル回路基板がフレキシブルテープの上面に形成され且つ回路配線を保護する保護層をさらに有する半導体チップパッケージである。

【0012】請求項12に係る発明は、保護層がボンディングパッドとランドパッドとの間に形成される溝を有し、溝にはダムが形成され、ダムは封止樹脂のオーバーフローを防止するため保護層より盛り上がる半導体チップパッケージである。請求項13に係る発明は、保護層がポリイミド層よりなる半導体チップパッケージであ

る。

【0013】請求項14に係る発明は、フレキシブル回路基板がフレキシブルテープの下面に形成される補強材をさらに有する半導体チップパッケージである。請求項15に係る発明は、補強材が半導体チップパッケージが実装される外部回路基板と同一の熱膨張係数を有する材料よりなる半導体チップパッケージである。

【0014】請求項16に係る発明は、フレキシブル回路基板が補強材と半導体チップとの間に形成される接着層をさらに有する半導体チップパッケージである。請求項17に係る発明は、接着層がシリコン樹脂と低モジュラス(modulus)を有する非シリコン樹脂からなる群から選ばれる電気絶縁性接着材料よりなる半導体チップパッケージである。

【0015】

【発明の実施の形態】以下、図面を参照として本発明の実施例をより詳細に説明する。図面全般にわたって、同一の参考符号は、同一の構成要素を示す。図2は、本発明による中央開口部を有するフレキシブル回路基板の第1実施例を示す部分切欠斜視図であり、図3は、図2のIII-III線に沿って切断した断面図であり、図4は、本発明によるフレキシブル回路基板を用いた半導体チップパッケージの一実施例を示す断面図である。

【0016】図2乃至図4を参照すると、本発明によるフレキシブル回路基板(flexible circuit board)20は、金属回路配線層26が電気的に絶縁性を有するフレキシブルテープ21の上面に形成された構造を有する。所定のパターンで形成された回路配線層26は複数の回路配線24を有し、回路配線24の一端にはポンディングパッド23が連結され、回路配線24の他端にはランドパッド25が連結される。ポンディングパッド23は、半導体チップ31と回路配線24とを電気的に連絡させ、ランドパッド25は、外部接続端子35と回路配線24とを電気的に連結させる。

【0017】フレキシブルテープ21は、主にポリイミドのような樹脂よりなる。銅又は金材質の回路配線層26は、エッチング法により所定のパターンで形成されることが可能である。即ち、銅又は金薄板をフレキシブルテープ21に積層し、エッチングすることにより、回路配線24、ポンディングパッド23及びランドパッド25を形成する。本発明による回路基板20は、フレキシブルテープ21に18μm又は35μmの膜厚を有する回路配線層26を形成し、回路配線24の幅は、最少50μmまで縮小が可能である。

【0018】従って、本発明によるフレキシブル回路基板20は、従来の印刷回路基板に比べて柔軟性があり、薄形化及び回路配線の微細パターン化が可能である。一方、金属回路配線層は、必要によって多層で形成されることも可能である。図4に複数層の回路配線層46a、46bを示す。下部回路配線層46aは上部回路配線層

46b上に形成される。回路配線層46a、46の間に電気絶縁層41aが介在する。回路配線層46aの下面には電気絶縁層41bが形成される。この電気絶縁層41a、41bは、上述のフレキシブルテープ(図2乃至図4の21)と同一である。

【0019】複数層の回路配線層46a、46bを有するフレキシブル回路基板40は、次のような工程により製造されることが可能である。即ち、電気絶縁層であるフレキシブルテープ41aに下部回路配線層46aを形成するための金属薄板を積層し、所定のパターンでエッチングした後、フレキシブルテープ41bに下部回路配線層46bを形成するための金属薄板を積層し、所定のパターンでエッチングすることにより製造することができる。

【0020】さらに図2乃至図4を参照すると、回路配線24上には、酸化防止のため保護層27を形成することができ、ポンディングパッド23とランドパッド25上には、ポンディング性を向上させるため図示しないメッキ層を形成することができる。保護層27としては、フレキシブルテープ21と同様にポリイミド層を使用することができ、図示しないメッキ層の材料としては、主にニッケル、金のような金属を使用することができる。保護層27は、フレキシブルテープ21の全面にポリイミド樹脂を塗布した後、ポンディングパッド23及びランドパッド25に対応する部分をエッチングすることにより形成することができる。回路配線24だけでなく、フレキシブルテープ21の全面に保護層27を形成することにより、回路配線24の酸化を防止することができるとともに、隣接する回路配線24をお互いに電気的に絶縁させることができる。

【0021】また、本発明のフレキシブル回路基板20は、フレキシブルテープ21の下面に補強材28をさらに有することができる。パッケージ組立済みの半導体チップパッケージ30は、図示しない外部回路基板に実装されるが、パッケージ30と外部回路基板間の熱膨張係数の差異が大きければ、パッケージクラック等の不良を引き起こすことがある。従って、外部回路基板の図示しないパッケージ実装パッドとほぼ同一の熱膨張係数を有する補強材28を使用することにより、両者間の熱膨張係数の差異を減少させることができる。また、補強材28は、フレキシブル回路基板20に機械的な強度を補完する役割をもする。また、補強材28は、上述した効果を最大化するため、複数個で分離されることが可能であり、スリットを有することもできる。

【0022】フレキシブル回路基板20の上面には、回路配線層26が形成されているため、補強材28はフレキシブルテープ21の下面に形成される。この場合、金属材質の補強材28と半導体チップ31の間には接着層29が形成される。接着層29としては、電気絶縁性を有し、半導体チップ31と補強材28間の熱膨張係数の

差異を減少させることができるシリコン樹脂又はモジュラス(modulus)の小さい非シリコン樹脂を使用することができる。

【0023】上記のような構造を有するフレキシブル回路基板20を、入出力パッド32が半導体チップ31の活性面の中央部に配設されたセンターパッド型半導体チップ31と一緒に使用するため、回路基板20の中央部に開口部22を形成し、回路基板20の下部に半導体チップ31の活性面を接着する。従って、半導体チップ31の入出力パッド32は、開口部22を介して外部に露出され、金属回路配線層26のボンディングパッド23に電気的に連結される。特に、このような構造で半導体チップパッケージ30を形成することにより、フレキシブル回路基板20だけでなくパッケージ30のサイズが半導体チップ31と同一のサイズを有することになる。つまり、専門用語を使用すると、チップサイズパッケージ(Chip Size Package)を実現することができる。

【0024】半導体チップ31の入出力パッド32は、金属ワイヤ33により金属回路配線層26のボンディングパッド23に電気的に連結される。金属ワイヤ33としては、金ワイヤを使用することが好ましい。入出力パッド32、ボンディングパッド23及び金属ワイヤ33を外部環境から保護するため、これらを封止樹脂34で封止する。封止樹脂34としては、主にエポキシ系の樹脂化合物が使用される。封止方法としては、通常のプラスチックパッケージに適用されるモールディング方法又はセラミックパッケージに適用されるリドシーリング(lid sealing)方法が可能であるが、所定の粘度を有する液状の封止樹脂34をポッティングし、硬化する方法が最も好ましい。ポッティング方法は、シリジに収容された液状の封止樹脂を噴射するディスペンシング(dispen sing)方法と、マスクを用いて封止樹脂を塗布するスクリーンプリント(screen print)方法を含む。これらの中で、ディスペンシングによるポッティング方法がより好ましい。

【0025】しかるに、ディスペンシングによるポッティング方法を適用するためには、封止樹脂34のオーバーフローを防止するためのダム36を形成することが要求される。金属ワイヤ33が回路配線層26に連結される場合、金属ワイヤ33は、連結ループを形成するので、図4に示すように、金属ワイヤ33の高さが回路配線層26の高さより大きい。従って、封止樹脂34は、開口部22の内部を充たすだけでなく、金属ワイヤ33上に盛り上がっていいる。しかしながら、液状の封止樹脂34は、所定の粘度を有していても、回路基板20の表面へのオーバーフローが発生することがある。これを防止するため、開口部22の外周にボンディングパッド23の外側部分に沿ってダム36を形成する。

【0026】ダム36を形成する方法には、シルクスクリーン(silk screen)、テープ取付等の方法があるが、

シルクスクリーン方法はダムの高さを増加させることが困難であり、テープ取付方法はテープ自体の信頼性及び価格の面において欠点がある。従って、ディスペンシング方法によりダム36を形成することが最も好ましい。この場合、ダム36は、封止樹脂34と同一の液状の樹脂を使用して形成することが好ましい。また、ダム36の幅及び高さを所定のレベルで維持するため、ダム36の形成に使用される樹脂は、封止樹脂34より高い粘度を有することが好ましい。

【0027】外部接続端子35は、回路配線層26のランドパッド25上に形成される。外部接続端子35は、半導体チップパッケージ30と図示しない外部回路基板間の電気的且つ機械的連結を提供する。外部接続端子35はポール又はバンプ状の金属層である。外部接続端子35としては、ソルダーポール又は金バンプが好ましく使用される。ソルダーポールは、ソルダーマウンティング／リフロー方法又はスクリーンプリント／リフロー方法により形成され、金バンプは、メッキ又はポトマスク等の方法により形成される。

【0028】外部接続端子35の上部は封止樹脂34の上部より高い。従って、半導体チップパッケージ30が図示しない外部回路基板に実装されるとき、封止樹脂34が外部回路基板に接触し、信頼性不良を招くおそれがない。さらに、外部接続端子35の高さは、外部回路基板へのパッケージ30の実装時にその高さが減少するという事実を考慮して決定しなければならない。例えば、最近チップサイズパッケージに適用されている直径3.0mmのソルダーポールの場合、パッケージの製造後には、その高さが約0.25mm、外部回路基板に実装した後には、約0.2mmになる。従って、回路配線層26の上面から封止樹脂34の高さは、約0.15mm以下であることが好ましい。また、回路配線層26の上面からダム36の高さは、約0.1～0.15mmであることが好ましい。

【0029】ところが、上述したシルクスクリーン方法では、ダム36を0.1mm以上の高さで形成することが困難である。また、テープ取付方法では、0.15mm以上のダム36を形成することが容易ではない。そこで、ディスペンシング方法がより好ましい。ディスペンシングによりダムを形成する場合、ダムの高さ及び幅の最少値は、各々0.2mm及び0.6mmである。従って、0.5mm又は0.76mmの直径を有するソルダーポールの場合は、ディスペンシングにより容易にダムを形成することができる。しかし、ディスペンシング方法は、0.3mmの直径を有するソルダーポールを使用する場合、ダムの高さが外部回路基板実装後のソルダーポールの高さとほぼ同一であるので、適用することが困難である。さらに、ダムの幅が0.6mmに制限されるので、パッケージサイズの減少において不利である。

【0030】上述した問題点を解決するため、保護層に

溝を形成する。図6は、本発明による中央開口部を有するフレキシブル回路基板の第3実施例を示す部分切欠斜視図であり、図7は、本発明によるフレキシブル回路基板を用いた半導体チップパッケージの他の実施例を示す断面図である。図6及び図7に示すように、保護層57には、所定の幅及び深さを有する溝57aが形成される。溝57aは、ポンディングパッド23とランドパッド25の間に形成される。特に溝57aは、別途の追加工程無しに、回路配線層26のパッドを形成するために保護層57をエッチングすると同時に、エッチングすることにより形成されることが可能である。

【0031】溝57aは2つの用途で使用される。第一に、ダム66の高さを減少させる役割をする。溝57aが所定の深さを有するため、ダム66の高さを減少させることができる。また、溝がない場合に比べて粘度が低い樹脂を使用することができるので、ダム66の幅を調節することもできる。即ち、ダム66の幅は、溝57aの幅から予め決定することができる。先にディスペンシングにより形成されるダム(図4の36)の幅の最小値が0.6mmと記述したが、本実施例による溝57aを形成する場合、ダム66の幅を約0.3mmに減少させることができる。

【0032】溝57aの他の用途は、実際にダム66を形成することなくダム66の役割をすることである。即ち、封止樹脂34が開口部22の内部に充填された後、開口部22の外側にオーバーフローされても、液状の封止樹脂が溝57aに充填されることにより、オーバーフローが遅延される。従って、溝57aは、封止樹脂34の量を適宜調節することにより、ダムとしての役割を果たすことができる。

【0033】

【発明の効果】以上説明したように、本発明によると、ポリイミドよりもなるフレキシブルテープを回路基板として使用することにより、薄形化及び回路配線の微細パターン化が可能である。そこで、高集積、多ピン、微細ピッチを有する半導体チップに対する適用が容易であり、半導体チップパッケージの小型化及び薄形化が可能である。

【0034】また、本発明の半導体チップパッケージは、回路基板の下面に半導体チップの活性面が接着され、回路基板の開口部を介して半導体チップと回路基板間の電気的接続を実現する構造があるので、フレキシブル回路基板だけでなくパッケージのサイズが半導体チップとほぼ同一のサイズを有することになる。つまり、チップサイズパッケージを実現することができる。

【0035】また、本発明によるダム又は保護層の溝は、液状封止樹脂のオーバーフローを防止する役割をす

る。また、本発明による溝及びこの溝に形成された溝により、封止樹脂の上面が常に外部接続端子の上部より低い位置に形成されるようにする。即ち、半導体チップパッケージが外部回路基板に実装するとき、封止樹脂が外部回路基板に接触し、信頼性不良を招くことを防止するため、封止樹脂が充分に低い位置に形成されるようにする。

【0036】さらに、本発明によるフレキシブル回路基板の補強材は、半導体チップパッケージと外部回路基板間の熱膨張係数の差異を緩和させて半導体チップパッケージの信頼性を向上させることができる。

【0037】

【図面の簡単な説明】

【図1】従来の半導体チップパッケージの一例である一般的なポールグリッドアレイパッケージを示す断面図である。

【図2】本発明による中央開口部を有するフレキシブル回路基板の第1実施例を示す部分切欠斜視図である。

【図3】図2のIII-III線断面図である。

【図4】本発明によるフレキシブル回路基板を用いた半導体チップパッケージの一実施例を示す断面図である。

【図5】本発明による中央開口部を有するフレキシブル回路基板の第2実施例を示す部分切欠斜視図である。

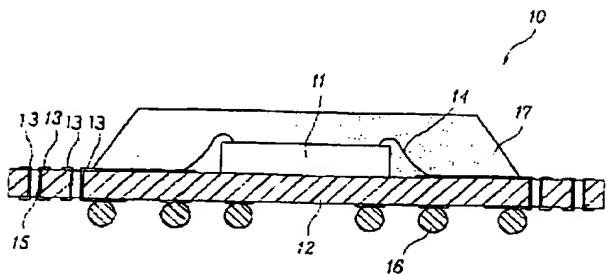
【図6】本発明による中央開口部を有するフレキシブル回路基板の第3実施例を示す部分切欠斜視図である。

【図7】本発明によるフレキシブル回路基板を用いた半導体チップパッケージの他の実施例を示す断面図である。

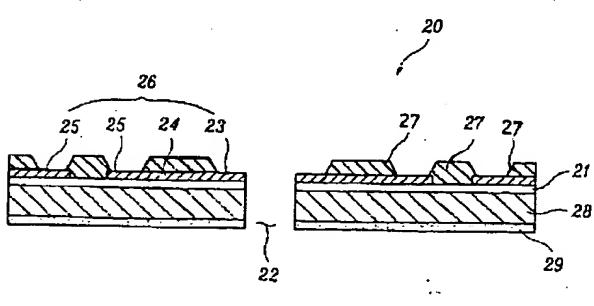
【符号の説明】

- 20、40、50 フレキシブル回路基板
- 21、41a、41b フレキシブルテープ
- 22 開口部
- 23 ポンディングパッド
- 24 回路配線
- 25 ランドパッド
- 26、46a、46b 回路配線層
- 27、57 保護層
- 28 補強材
- 29 接着層
- 30、60 半導体チップパッケージ
- 31 半導体チップ
- 32 入出力パッド
- 33 金属ワイヤ
- 34 封止樹脂
- 35 外部接続端子
- 36、66 ダム

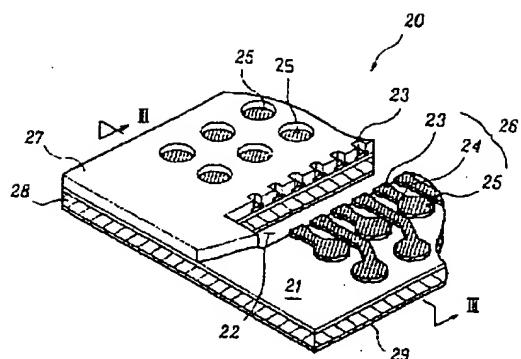
【図1】



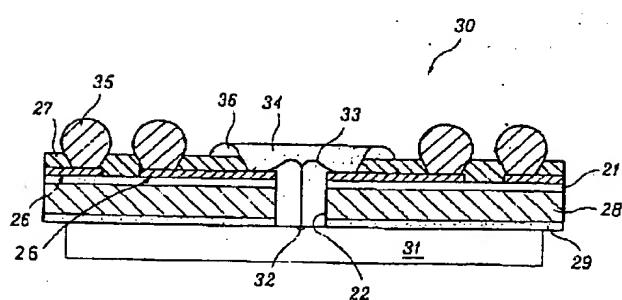
【図3】



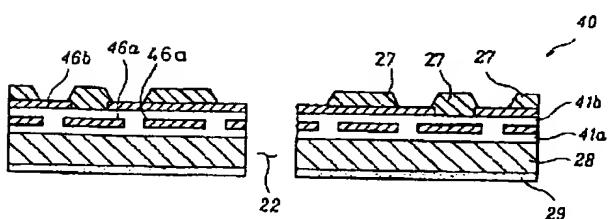
【図2】



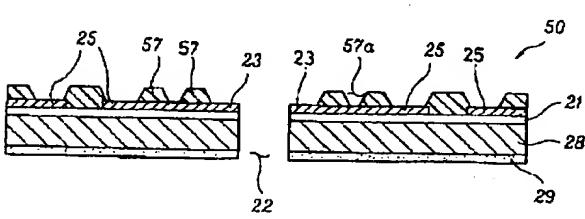
【図4】



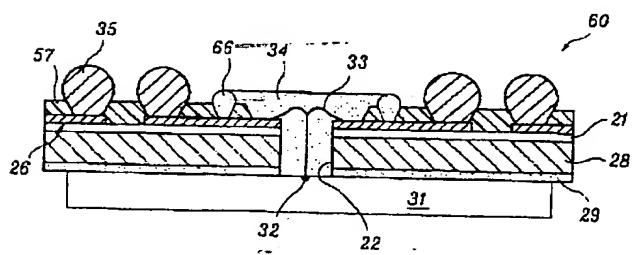
【図5】



【図6】



【図7】



THIS PAGE BLANK (USPTO)

DOCKET NO: 2000P4162
SERIAL NO: 09/901,550
APPLICANT: Kahlisch et al.
LERNER AND GREENBERG P.A.
P.O. BOX 2480
HOLLYWOOD, FLORIDA 33022
TEL. (954) 925-1100